

APM32F103xB

勘误手册

版本：V 2.1

目 录

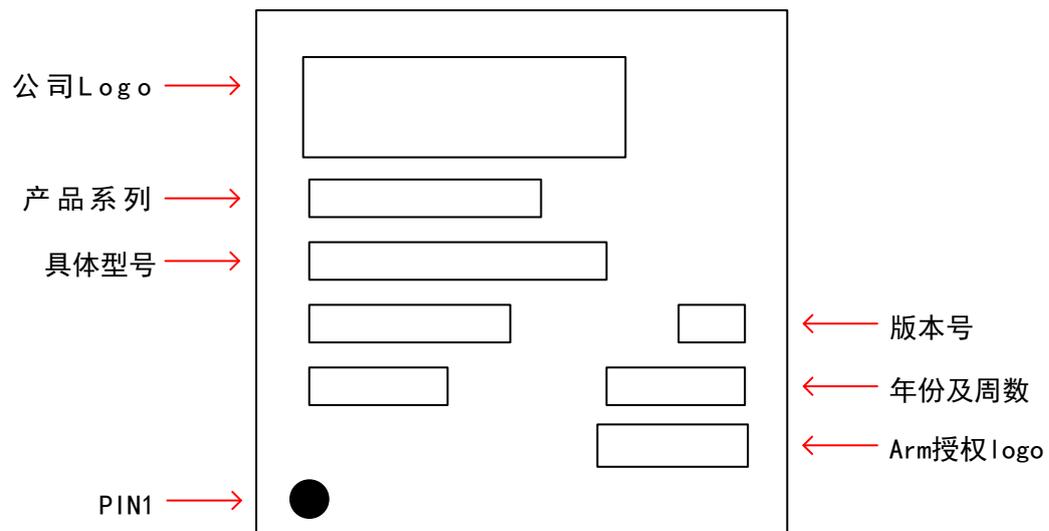
1 简介	2
2 产品版本及丝印说明	3
3 勘误列表	4
4 GPIO	5
4.1 GPIO 输出	5
4.2 PA12 无法直接输出 Arm® Cortex®-M3 内核的 EVENTOUT 信号	5
4.3 SPI1 和 I2C1 重映射	5
4.4 PC8 输出异常脉冲	5
5 系统	6
5.1 PWR 睡眠模式	6
5.2 Float 变量异常	6
5.3 当供电电压较低时，唤醒可能失败	6
6 ADC	7
6.1 校准异常	7
7 Flash	8
7.1 只读区域可被应用程序修改	8
7.2 等待周期	8
8 时钟	9
8.1 HSE 为时钟源	9
8.2 LSE 启动	9
8.3 PLL 倍频	9
8.4 低功耗模式 Standby 唤醒后，HSI 频率低于 8Mhz	10
8.5 高温条件下部分芯片 LSE 起振异常或停振	10
9 USART	11
9.1 USART 硬件流控制	11
10 SPI	12
10.1 SPI 的模块时序	12
11 USBD/CAN	13
11.1 USBD 中断	13
11.2 USBD/CAN 的配合使用	13
11.3 CAN 通讯	13
12 工具	14
12.1 烧录	14
13 版本历史	15

1 简介

该手册主要介绍 **APM32F103xB** 系列产品在使用过程中的局限性。在使用该产品时，如有遇到手册中描述的应用场景，请按照手册中提供的解决方案使用该产品；如果未提供解决方案，请避开该应用场景。

2 产品版本及丝印说明

图 1 产品版本及丝印说明



3 勘误列表

表格 1 勘误列表

类别	简介	产品版本		
		B3	D1	E1
GPIO	GPIO 输出	●	●	●
	PA12 无法直接输出 Arm® Cortex®-M3 内核的 EVENTOUT 信号	●	●	×
	SPI1 和 I2C1 重映射	×	×	●
	PC8 输出异常脉冲	×	●	
系统	PWR 睡眠模式	●	●	●
	Float 变量异常	●	●	●
	<u>当供电电压较低时, 唤醒可能失败</u>	●	●	
ADC	校准异常	●	●	×
Flash	只读区域可被应用程序修改	●	●	●
	等待周期	●	●	×
时钟	HSE 为时钟源	●	●	●
	LSE 启动	●	●	×
	PLL 倍频	●	●	×
	低功耗模式 Standby 唤醒后, HSI 频率低于 8Mhz	×	×	●
	高温条件下部分芯片 LSE 起振异常或停振	●	●	×
USART	USART 硬件流控制	×	×	●
SPI	SPI 的模块时序	●	●	×
USB/CAN	USB 中断	×	×	●
	USB/CAN 的配合使用	×	×	●
	CAN 通讯	●	●	●
工具	烧录	●	●	●

注意：“●”表示该版本涉及此勘误描述；“×”表示该版本不涉及。

4 GPIO

4.1 GPIO 输出

问题描述

GPIO 口配置成复用推挽输出时，输出电压可能会受外界影响，无法输出准确的电平；配置成浮空输入读取外界 I/O 输入值时，可能会受外界干扰影响，无法读取准确的数值。

解决方法

配置成复用推挽输出时，外部接上拉电阻；配置成浮空输入时，外部连接内部上拉电阻，或者配置成上拉输入。

4.2 PA12 无法直接输出 Arm® Cortex®-M3 内核的 EVENTOUT 信号

问题描述

PA12 无法直接输出 Arm® Cortex®-M3 内核的 EVENTOUT 脉冲信号。

解决方法

以下方案任选一种：

- PA12 输出 Arm® Cortex®-M3 内核的 EVENTOUT 脉冲信号时，必须先将 CAN_TX 进行重映射。
- 可通过迁移 E1 版本解决相关问题。

4.3 SPI1 和 I2C1 重映射

问题描述

PB5 引脚重映射为 SPI1 功能，且使能 I2C1 时钟后，因为 SPI1 MOSI 和 I2C1 SMBA 信号冲突，导致 SPI 无法正常通讯。

解决方法

不要同时使用 SPI1 主模式下的重映射和 I2C1 功能。当 SPI1 重映射时，I2C1 的时钟必须关闭。

4.4 PC8 输出异常脉冲

问题描述

部分 F103XB D1 版芯片存在上电时，PC8 发出一个 1us 异常脉冲。

解决方法

以下方案任选一种：

- 不使用 PC8 驱动敏感电路，或在 PC8 输出端口用小电容滤除这个脉冲。
- 可通过迁移 E1 版本解决相关问题。

5 系统

5.1 PWR 睡眠模式

问题描述

PWR 睡眠模式_WFE()指令无效，不能进入低功耗模式。

解决方法

以下方案任选一种：

- 进行引脚复位后正常执行。
- 在 Keil 中 download 界面进行设置（设置 reset and run）。
- 添加第二个 WFE 指令可以正常执行。
- 不使用 WFE，使用 1 条 WFI。

5.2 Float 变量异常

问题描述

用编译工程将 sc_math.lib 加到工程中，当使用 float 变量时，程序会死机。

解决方法

只要添加了 sc_math.lib，必须使能 FPU 时钟。

5.3 当供电电压较低时，唤醒可能失败

问题描述

供电电压小于 2.5V，在 STOP 模式+调试器低功耗的情况下唤醒芯片时，可能会唤醒失败。

解决方法

在电平电压低于 2.5V 的情况下，避免使用 STOP 模式的低功耗功能。

6 ADC

6.1 校准异常

问题描述

ADC_PCLK2 八分频后用做 ADC 时钟，重复配置 ADC1/2 出现校准异常。

具体情况为：PCLK2 八分频后用做 ADC 时钟，第一次配置 ADC1/2，能完成校准。不使能 ADC1/2，接着配置 ADC1/2，出现校准异常，复位校准 RSTCAL 无法清零。

解决方法

以下方案任选一种：

- 使能 ADC 后再配置 ADC。
- 可通过迁移 E1 版本解决相关问题。

7 Flash

7.1 只读区域可被应用程序修改

问题描述

只读区域地址 0x1FFFF7D0 的数值可被应用程序修改。

解决方法

执行代码时，因为 Flash 的读速度，针对不同的时钟频率修改 Flash 的等待周期。

7.2 等待周期

问题描述

在 RCC 中进行系统时钟切换（例如切换 HSE-PLL9 倍频）时，并且 72MHz 频率下 Flash 的等待周期设置为 1 时，程序异常。

解决方法

以下方案任选一种：

- 严格按照手册配置 Flash 等待周期，保证 Flash 等待周期数值与系统时钟匹配，APM32 系统频率与 Flash 等待周期的关系：
 - 0 等待周期，当 $0 < \text{SYSCLK} < 24\text{MHz}$
 - 1 等待周期，当 $24 < \text{SYSCLK} < 48\text{MHz}$
 - 2 等待周期，当 $48 < \text{SYSCLK} < 72\text{MHz}$
 - 3 等待周期，当 $72 < \text{SYSCLK} < 96\text{MHz}$
- 可通过迁移 E1 版本解决相关问题。

8 时钟

8.1 HSE 为时钟源

问题描述

当设置 HSE 启动时间的软件等待超时 Timeout 值偏小时（如 0x0500），可能会出现外部时钟启动就绪超时的问题，导致使用 HSE 作为时钟源失败。

解决方法

为了保证晶振正常启动，建议修改外部时钟等待时间 Timeout 值至少为 0x3200。

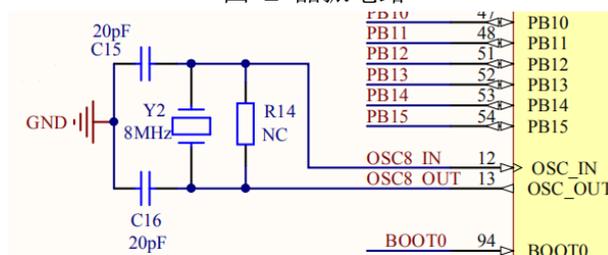
具体操作可以修改 HSE_STARTUP_TIMEOUT 宏定义。根据库函数版本不同，宏定义不同：

- V3.x 版库函数，宏定义在 XXX32F10x.h 中；
- V3.0 之前的库，宏定义在 XXX32f10x_RCC.c 中。

建议的晶振电路如下（电容值需根据晶振型号匹配）：

```
#define HSE_STARTUP_TIMEOUT ((uint16_t)0x3200) (建议 0x3200，最大 0xffff)
```

图 2 晶振电路



8.2 LSE 启动

问题描述

当系统初次上电，外部低速时钟使能就绪标志置位时，外部低速时钟仍有可能不在标准的频率范围内，需要一定延时时间才能达到时钟的稳定输出。

解决方法

以下方案任选一种：

- 建议外部低速时钟使能就绪标志置位，软件加入一个 100ms 左右的延时等待时钟频率稳定，或者在等待约 2s 后再使用 LSE。
- 可通过迁移 E1 版本解决相关问题。

8.3 PLL 倍频

问题描述

使用 PLL 倍频至 24MHz 后，通过 PA8 引脚输出的频率不稳定。

解决方法

以下方案任选一种：

- 使用 PLL 倍频时，先使用一个较大的倍频系数，使 VCO 频率提高，然后降频输出。例如用 PLL 频率提高到 48MHz，然后通过 AHB 预分频器分频到 24MHz。
- 可通过迁移 E1 版本解决相关问题。

8.4 低功耗模式 Standby 唤醒后，HSI 频率低于 8Mhz

问题描述

芯片在低功耗模式下 Standby 唤醒后，HSI 频率会低于 8Mhz。

解决方法

以下方案任选一种

- 可通过迁移 D1 版本解决相关问题。
- Standby 唤醒后执行一次软件复位，MCU 重启后 HSI 恢复 8Mhz;
- 改用 HSE 作时钟源;

8.5 高温条件下部分芯片 LSE 起振异常或停振

问题描述

芯片在高温条件下 LSE 会存在起振异常，或停振情况。

解决方法

以下方案任选一种

- 可通过迁移 E1 版本解决相关问题。
- 可要求极海提供做过高温筛选的芯片。

9 USART

9.1 USART 硬件流控制

问题描述

USART1 配置为硬件流模式，不重映射 CAN_TX，USART1_RTS 无法正常使用。

解决方法

将 CAN_TX 重映射，USART1_RTS 即可正常使用。

10 SPI

10.1 SPI 的模块时序

问题描述

在使能 SPI（SPI_cmd()函数 ENABLE）的情况下，再修改 SPI 参数后，出现 SPI 的时序传输一个字节是 16 个时钟（正常为 8 个时钟）。

解决方法

以下方案任选一种：

- SPI 的初始化规范操作，具体为：初始化相应的 SCK、MOSI、MISO、NSS，使能 SPI，若要修改参数，先使能 SPI（SPI_cmd()函数 DISABLE）后，再次修改相应配置。
- 可通过迁移 E1 版本解决相关问题。

11 USB/D/CAN

11.1 USB/D 中断

问题描述

如果 USB/D 的 DM、DP 数据线同时为高电平，会导致异常中断，影响主程序运行。这属于非常规操作。

解决方法

以下方案任选一种：

- 在 USB/D 中断函数的 ESOF 标志判断里加入 FSUSP 强制挂起的代码。
- 在芯片启动时，先判断 D-这个 I/O 是高电平还是低电平。
 - 如果是高电平，则表示插入到了充电设备，这样就跳过 USB/D 初始化，不启用 USB/D 功能；
 - 如果是低电平，则表示插入到了正常的主机上，正常初始化 USB/D 并启用 USB/D 功能。

11.2 USB/D/CAN 的配合使用

问题描述

APM32F103xB_E 的 USB/D1 与 CAN2 可以同时使用，USB/D2 与 CAN1 可以同时使用，USB/D1 与 USB/D2 不可以同时使用，CAN1 与 CAN2 可以同时使用。

解决方法

按照数据手册及用户手册建议使用。

11.3 CAN 通讯

问题描述

使用 HSI 作为时钟源时，CAN 可能会通讯失败。

解决方法

建议使用 CAN 功能时，用 HSE 作为时钟源。

12 工具

12.1 烧录

问题描述

在 Keil5.27 版本上使用 xT 的 packet，通过 AP-LINK、ULINK2 不能烧录。

解决方法

以下方案任选一种：

- 使用 APEXMIC.APM32F1xx_DPF 或者使用 keil.xTM32F1xx.DFP.2.2.0.pack。
- 修改 keil.xTM32F1xx.DFP.pdsc，具体操作如下：
 - (1) 在 Keil 的安装目录下找到 keil.xTM32F1xx.DFP.pdsc；
 - (2) 选中该文件，右键选择属性；
 - (3) 把文件的只读属性去掉；
 - (4) 打开 keil.xTM32F1xx.DFP.2.2.0.pack，找到 Not a genuine xT Device! Abort connection 所在位置；
 - (5) 找到如下内容：

```
<!--  
Query(0,"Not a genuine xT Device! Abort connection",1);  
Message(2,"Not a genuine xT Device! Abort connection.");  
-->
```
 - (6) 注销掉即可。

13 版本历史

表格 2 文件版本历史

日期	版本	变更历史
2024.8	2.0	新建
2025.3	2.1	(1) 新增 5.3 章节

声明

本手册由珠海极海半导体有限公司（以下简称“极海”）制订并发布，所列内容均受商标、著作权、软件著作权相关法律法规保护，极海保留随时更正、修改本手册的权利。使用极海产品前请仔细阅读本手册，一旦使用产品则表明您（以下称“用户”）已知悉并接受本手册的所有内容。用户必须按照相关法律法规和本手册的要求使用极海产品。

1、权利所有

本手册仅应当被用于与极海所提供的对应型号的芯片产品、软件产品搭配使用，未经极海许可，任何单位或个人均不得以任何理由或方式对本手册的全部或部分内容进行复制、抄录、修改、编辑或传播。

本手册中所列带有“®”或“™”的“极海”或“Geehy”字样或图形均为极海的商标，其他在极海产品上显示的产品或服务名称均为其各自所有者的财产。

2、无知识产权许可

极海拥有本手册所涉及的全部权利、所有权及知识产权。

极海不应因销售、分发极海产品及本手册而被视为将任何知识产权的许可或权利明示或默示地授予用户。

如果本手册中涉及任何第三方的产品、服务或知识产权，不应被视为极海授权用户使用前述第三方产品、服务或知识产权，也不应被视为极海对第三方产品、服务或知识产权提供任何形式的保证，包括但不限于任何第三方知识产权的非侵权保证，除非极海在销售订单或销售合同中另有约定。

3、版本更新

用户在下单购买极海产品时可获取相应产品的最新版的手册。

如果本手册中所述的内容与极海产品不一致的，应以极海销售订单或销售合同中的约定为准。

4、信息可靠性

本手册相关数据经极海实验室或合作的第三方测试机构批量测试获得，但本手册相关数据难免会出现校正笔误或因测试环境差异所导致的误差，因此用户应当理解，极海对本手册中可能出现的该等错误无需承担任何责任。本手册相关数据仅用于指导用户作为性能参数参照，不构成极海对任何产品性能方面的保证。

用户应根据自身需求选择合适的极海产品，并对极海产品的应用适用性进行有效验证和测试，以确认极海产品满足用户自身的需求、相应标准、安全或其它可靠性要求；若因用户未充分对极海产品进行有效验证和测试而致使用户损失的，极海不承担任何责任。

5、合规要求

用户在使用本手册及所搭配的极海产品时，应遵守当地所适用的所有法律法规。用户应了解产品可

能受到产品供应商、极海、极海经销商及用户所在地等各国有关出口、再出口或其它法律的限制，用户（代表其本身、子公司及关联企业）应同意并保证遵守所有关于取得极海产品及 / 或技术与直接产品的出口和再出口适用法律与法规。

6、免责声明

本手册由极海“按原样”（as is）提供，在适用法律所允许的范围内，极海不提供任何形式的明示或暗示担保，包括但不限于对产品适销性和特定用途适用性的担保。

极海产品并非设计、授权或担保适合用于军事、生命保障系统、污染控制或有害物质管理系统中的关键部件，亦非设计、授权或担保适合用于在产品失效或故障时可导致人员受伤、死亡、财产或环境损害的应用。

如果产品未标明“汽车级”，则表示不适用于汽车应用。如果用户对产品的应用超出极海提供的规格、应用领域、规范，极海不承担任何责任。

用户应该确保对产品的应用符合相应标准以及功能安全、信息安全、环境标准等要求。用户对极海产品的选择和使用负全部的责任。对于用户后续在针对极海产品进行设计、使用的过程中所引起的任何纠纷，极海概不承担责任。

7、责任限制

在任何情况下，除非适用法律要求或书面同意，否则极海和/或以“按原样”形式提供本手册及产品的任何第三方均不承担损害赔偿 responsibility，包括任何一般、特殊因使用或无法使用本手册及产品而产生的直接、间接或附带损害（包括但不限于数据丢失或数据不准确，或用户或第三方遭受的损失），这涵盖了可能导致的人身安全、财产或环境损害等情况，对于这些损害极海概不承担责任。

8、适用范围

本手册的信息用以取代本手册所有早期版本所提供的信息。

©2025 珠海极海半导体有限公司 – 保留所有权利